19 日本国特許庁(JP)

① 特許出願公開

# ⑫ 公 開 特 許 公 報 (A)

昭62 - 25884

⑤Int Cl.⁴

識別記号

庁内整理番号

43公開 昭和62年(1987)2月3日

H 02 P 3/18

101

D - 7531 - 5H

審査請求 未請求 発明の数 1 (全3頁)

図発明の名称

サーボモータの非常時発電制動方式

②特 願 昭60-164512

23出 願 昭60(1985)7月24日

仰発 明 者

村 田

安 治 川崎市川崎区田辺新田1番1号 富士電機株式会社内

砂発 明 者

Œ

博 夫

川崎市川崎区田辺新田1番1号 富士電機株式会社内

川崎市川崎区田辺新田1番1号

⑪出 願 人 砂代 理 人 富士電機株式会社 弁理士 青 山

葆

外2名

### 1. 発明の名称

サーポモータの非常時発電制動方式

## 2. 特許請求の範囲

(1) 交流を直流に変換するコンパータ部と、 前記コンバータ部で得られた直流電圧を交流に変 換するインバータ部と、負荷であるサーポモータ からの回生電力を吸収する放電部とを備え、サー ボモータの異常時に前記回生電力放電部を用いて 制動することを特徴とするサーポモータの非常時 発電制動方式。

## 3. 発明の詳細な説明

### [産業上の利用分野]

この発明はサーボモータの非常時における発電 制動方式に関する.

### [従来技術とその問題点]

第2図はサーポモータの駆動に用いられる従来 の制御装置の回路図を示している。

商用電源は電源開閉用の主スイッチ1を介して 3相の整流回路2により整流され、補助スイッチ

3を介してコンデンサ4に充策される。補助スイッ チ3に並列に接続じた抵抗5は、補助スイッチ3 の投入によるコンデンサ4の突入充電電流から、 前記整流回路2の整流素子を保護するために設け られたものであり、所定時間、抵抗5を介してコ ンデンサ4を充電した後に補助スイッチ3が投入 される。コンデンサ4に充電された直流電圧 (中 間電圧と呼ぶ) は、トランジスタT,~T。を用い たインパータ回路6に入力される。トランジスタ T,~T。を駆動する回路(図示せず)を用いて、前 記トランジスタTi~Tiを所定の周波数でスイット チングすることにより、インパータ回路6から交 流電圧が得られ、負荷であるサーポモータ7に供 給される。8は、負荷のサーポモータ7の回生制 動等により前記中間電圧が上昇したとき、インバ ータ回路6等の回路業子を過電圧から保護するた め設けられた放電用抵抗であり、スイッチング用 トランジスタ9を介して、前記コンデンサ4に並 列に接続される。10は前記トランジスタ9を制 御するための故電制御回路であり、検出した中間

電圧が所定値よりも高くなったときに前記スイッチング用トランジスタ9をオンにする信号を送出する。11はサーポモータ7の非常時に発電制動するための抵抗であり、非常時にオンされるスイッチ12を介して、コンデンサ4に並列接続される。前記各トランジスタ下、~T。に並列接続されたダイオードD、~D。は、スイッチング時におけるトランジスタ下、~T。の保護用である。

上述した回路構成によれば、通常運転時における過電圧を抑制するための抵抗8及びトランジスタ9からなる放電回路と、非常時において発電制動をかけるための抵抗11及びスイッチ12からなる制動回路とを必要とし、又、これらの回路に用いられる抵抗やスイッチ類は通電容量の大きい部品を用いる必要があり、制御回路のコンパクト化を妨げていた。

#### [発明の目的]

この発明は、上述した問題点をなくすためにな されたものであり、過電圧抑制用の放電回路に負 荷の異常時における制動機能を付加することによ

る発電制動である抵抗11とスイッチ12とが省かれている。保護回路20は、インパータ回路6の各トランジスタT,~T。を駆動するとともに、過電流検出器21によりサーポモータ7の過電流を検出すると、前記各トランジスタT,~T。をしゃ断するとともに主スイッチ1を開放する。

次に、上記回路構成による制御装置の動作を説明する。

主スイッチ1がオンにされ、所定時間をおいて 補助スイッチ3がオンにされた後、インパータ回 路6により運転制御がなされているときは、接点 14は、主スイッチ1のオンと同時に作動し、関 状態となっているので、第2図における従来例と 同様、サーポモータ7の回生制動等によって、コンデンサ4における中間電圧Eが上昇したとき、この電圧上昇は放電制御回路10に検知され、この放電制御回路10からスイッチング用トランジスタ9をオンにする信号が送出され、コンデンサ4に充電された過電圧は、抵抗8及びスイッチング用トランジスタ9を介して放電されて低下する。 り、コンパクト化及びコストダウンを計ったサー ポモータの非常時発電制動方式を提供することを 目的とする。

#### [発明の構成]

この発明のサーボモータの非常時発電制動方式 は、交流を直流に変換するコンパータ部と、前記 コンパータ部で得られた直流電圧を交流に変換す るインパータ部と、負荷であるサーボモータから の回生電力を吸収する放電部とを備え、サーボモ ータの異常時に前記回生電力放電部を用いて制動 することを特徴とする。

#### [実施例]

第1図はこの発明の1実施例を示す制御装置の 回路図であり、第2図の従来例と同一の部分については同じ符号を付している。放電制御回路10 からの制御信号が入力されるスイッチング用トランジスタ9のペースと、コンデンサ4の十種との 間に直列接続した抵抗13と、主スイッチ1と連動したb接点14とが挿入されている。又、第2 図に示した回路中に用いられていた非常時におけ

この中間電圧とが所定値まで低下すると、放電制御回路10により再び検知され、この放電制御回路10から送出されていたオン信号はしゃ断され、スイッチング用トランジスタ9はオフとなり、前記放電は停止される。このようにして、コンデンサ4における中間電圧Eの上昇を抑制して一定に保っている。

次に、サーポモータ7になんらの異常が発生し、 過電流検出器21が過電流を検出したとき、保護 回路20により、インパータ回路6のトランジス タTi~Toのスイッチングがしゃ断され、サーポ モータ10への電力の供給もじゃ断される。この とき、一般にはサーポモータ7による発生電圧は、 中間電圧Eを下回っているので、ダイオードDi ~Doを介して回生されず、サーポモータ7は拘 束されることなくフリーラン状態で回転する。

しかし、前記トランジスタ下、~下。のしゃ断と同時に保護装置21からの信号により、主スイッチ1がオフをれ、これに伴いb 接点である接点14の動作も開放されるので接点14はオン状態と

なる。これにより、コンデンサ4の充電電圧は抵抗13及び接点15を介してスイッチング用トランジスタ9のペース電流として供給され、トランジスタ9はオンになり、コンデンサ4の充電電圧は、抵抗3及び接点9を介した放電により低下する。コンデンサ4の充電電圧が、サーポモータ7による発生電圧はダイオードD」~D。を介してカ電では低速したように抵抗3及びトランジスタ9を介して放電するので、サーポモータ7には回生作用が生じ、その回転が制動される。

このように、抵抗 8 及びトランジスタ 9 からなる一つの放電回路で中間電圧における電圧上昇の抑制とサーボモータ7 の異常時の発電制動とが可能となる。なお、この実施例に用いた抵抗 1 3 及び接点 1 4 はベース電流の供給用のものなので、容量の小さいものでよい。

なお、この発明はインパータで駆動される種々 のモータにも適用できる。

### [発明の効果]

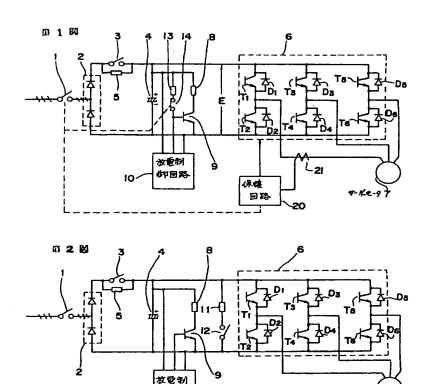
以上説明したように、この発明は中間電圧の上 昇抑制に用いられる放電回路に、負荷の異常時に おける発電制動の機能を付加したので、通電容量 の大きい部品の数を少なくすることができ、制御 装置はコンパクトになり、又、安価となる。

# 4. 図面の簡単な説明

第1図はこの発明の1実施例を示す制御装置の 回路図、第2図は従来の制御装置の回路図である。

1…主スイッチ、2…整流回路、3…補助スイッチ、4…コンデンサ、5,8,13…抵抗、6… インパータ回路、7…サーポモータ、9…トラン ジスタ、10…放電制御回路。

特許出願人 富士電機株式会社代 理 人 弁理士 青山 葆 外2名



-423-

却回路